

COMPOSANT ÉLECTRONIQUE AYANT UN ÉLÉMENT RÉSONATEUR DANS UN BOÎTIER HERMÉTIQUE-
MENT FERMÉ

La présente invention concerne un composant électronique ayant un élément résonateur dans un boîtier hermétiquement fermé. Ledit boîtier comprend une partie principale avec une base et au moins une paroi latérale de forme annulaire, et un couvercle fixé sur la partie principale. Au moins une portion du couvercle est
5 transparente à une longueur d'onde déterminée d'un faisceau de lumière pour permettre un réglage optique de l'élément résonateur.

L'invention concerne également un procédé de fabrication d'un composant électronique. Le procédé comprend des étapes consistant à réaliser la partie principale du boîtier par un empilement et une fixation de feuilles en matériau dur, tel
10 qu'en céramique, et à monter un élément résonateur dans un logement du boîtier avant de fermer le boîtier à l'aide du couvercle. Ces feuilles sont ouvragées pour définir une base et au moins une paroi latérale.

L'élément résonateur peut être par exemple un résonateur piézo-électrique, tel qu'un résonateur à quartz destiné à être relié à un circuit oscillateur. La plupart des
15 résonateurs à quartz de petites dimensions, qui sont utilisés par exemple dans les montres électroniques ou électromécaniques, sont des résonateurs à diapason en quartz. Ces résonateurs à quartz sont habituellement enfermés sous vide dans des boîtiers, dans le cas de la génération de signaux basse fréquence fournis par le circuit oscillateur, ou sous atmosphère de gaz inerte.

Généralement, de tels résonateurs sont montés dans des boîtiers par exemple en céramique qui sont relativement plats. Ces boîtiers comprennent généralement une partie principale de forme parallélépipédique à l'intérieur de laquelle est monté le résonateur, et un couvercle rectangulaire fixé sur la partie principale. Si le résonateur est enfermé sous vide dans le boîtier, le réglage dudit résonateur peut être réalisé
25 optiquement à travers le couvercle transparent.

On peut citer à ce titre le document JP 54-35870 U qui décrit un composant électronique avec un élément résonateur qui est disposé dans un premier logement d'une partie principale d'un boîtier. Ce premier logement est fermé hermétiquement par un couvercle transparent fixé à l'aide d'une préforme sur un bord annulaire du
30 premier logement de la partie principale. Un circuit intégré oscillateur est disposé dans un second logement de la partie principale du boîtier qui est séparé du premier logement par une base. Le second logement est fermé par un couvercle opaque fixé sur un bord annulaire du second logement de la partie principale. Le circuit intégré est

relié électriquement à l'élément résonateur à travers la base de la partie principale du boîtier.

Un inconvénient d'un tel composant électronique décrit dans le document JP 54-35870 U est que, lors de chocs latéraux au niveau de chaque couvercle, des fissures du couvercle ou du matériau fixant le couvercle sur la partie principale peuvent survenir, induisant ainsi une perte d'étanchéité. Ces chocs latéraux peuvent intervenir lors de diverses manipulations, notamment lors des opérations de montage dudit composant électronique dans un appareil électronique ou sur une plaque de circuit imprimé. Comme habituellement l'élément résonateur doit rester enfermé sous vide dans son boîtier ou dans une atmosphère de gaz inerte, le réglage de l'élément résonateur pour la génération de signaux à fréquence déterminée du circuit oscillateur peut être faussé. Le résonateur peut même cesser d'osciller. Pour minimiser ces problèmes, il est nécessaire de meuler les coins et les faces latérales des couvercles par des procédés spéciaux. Bien entendu, ceci augmente sensiblement le coût de tels couvercles.

Un autre inconvénient du composant électronique du document JP 54-35870 U est purement lié au procédé de fermeture. En effet, la technique communément employée pour la fermeture du boîtier est d'empiler les différents éléments dans une cavité d'une plaque métallique, à savoir la préforme sur la partie principale du boîtier, et le couvercle sur la préforme. Ainsi, les trois éléments sont positionnés précisément. Pour ce faire, la tolérance mécanique de cette cavité doit être très grande de façon à bien positionner les trois éléments.

L'invention a donc pour but principal de pallier les inconvénients de l'art antérieur en fournissant un composant électronique ayant un élément résonateur enfermé hermétiquement dans un boîtier dont le couvercle est protégé des chocs latéraux. De plus, le temps et les coûts de fabrication d'un tel composant électronique avec un couvercle du boîtier protégé peuvent être minimisés.

A cet effet, l'invention concerne un composant électronique cité ci-devant qui se caractérise en ce que le couvercle est fixé sur un rebord de la paroi latérale de la partie principale qui est réalisée en matériau dur, tel qu'en céramique, de manière qu'une partie du rebord entoure au moins partiellement la surface latérale du couvercle pour assurer une protection du composant électronique contre des chocs latéraux.

Un avantage du composant électronique selon l'invention est qu'avec un tel rebord dont une partie entoure partiellement la surface latérale du couvercle pour le protéger des chocs latéraux, le composant électronique peut être manipulé sans risque. De préférence, une partie du rebord entoure intégralement la surface latérale

du couvercle. Ceci permet de maintenir l'élément résonateur enfermé hermétiquement dans son logement par le couvercle dans une atmosphère de gaz inerte ou préférentiellement sous vide. De même, le positionnement du couvercle par rapport à la partie principale du boîtier ne dépend plus de la tolérance mécanique de cavités
5 utilisées dans le procédé de fermeture du boîtier. Ceci réduit ainsi les risques d'un mauvais alignement du couvercle sur le rebord.

La hauteur de la partie du rebord qui entoure la surface latérale du couvercle est préférentiellement égale ou plus grande que l'épaisseur du couvercle fixé sur un épaulement du rebord, pour qu'aucune arête du couvercle ne soit en saillie de la face
10 supérieure du rebord. Il peut être également laissé un espace entre cette partie du rebord et la surface latérale du couvercle pour assurer une meilleure protection. De cette façon, les chocs latéraux survenant contre le rebord ne se propagent pas directement contre le couvercle. Ainsi, il peut être utilisé un couvercle transparent par exemple en verre, qui est obtenu simplement par rayage et cassage d'une plaque de
15 verre traditionnelle. Ceci réduit les coûts de fabrication d'un tel composant électronique, car il n'est plus nécessaire de travailler spécialement les bords et les angles du couvercle réalisé en verre ou en un autre matériau qui peut être friable ou cassable.

Pour la fixation du couvercle sur le rebord, une première couche annulaire de
20 dorure est tout d'abord déposée sur le rebord, ainsi qu'une seconde couche annulaire de dorure déposée en périphérie d'une face intérieure du couvercle. Une préforme en alliage métallique est disposée entre les deux couches annulaires de dorure pour fixer le couvercle par soudure en chauffant et pressant le couvercle contre le rebord. L'alliage métallique de la préforme utilisée peut être composé d'étain et d'or.

25 Dans le cas où l'élément résonateur doit être enfermé sous vide, il peut être évaporé dans le logement de l'élément résonateur un matériau du type getter, tel qu'une couche de titane ou de chrome. Après avoir hermétiquement fermé le logement de l'élément résonateur, la couche de chrome ou de titane peut être activée notamment chauffée par un faisceau laser pour ainsi servir de pompe à vide.

30 A cet effet, l'invention concerne également un procédé de fabrication du composant cité ci-devant, qui se caractérise en ce que le procédé comprend une seconde série d'étapes consistant à poser le couvercle sur le rebord de la partie principale, dont une partie entoure la surface latérale du couvercle, ledit couvercle étant positionné sur le rebord par la partie du rebord entourant la surface latérale du
35 couvercle, et à fixer le couvercle sur le rebord en chauffant des couches métalliques disposées sur le rebord et le couvercle.

Les buts, avantages et caractéristiques du composant électronique ayant un élément résonateur, ainsi que son procédé de fabrication, apparaîtront mieux dans la description suivante d'au moins une forme d'exécution non limitative de l'invention en liaison avec les dessins dans lesquels :

5 La figure 1 représente une vue de dessus du composant électronique selon l'invention, et

la figure 2 représente une vue en coupe selon A-A de la figure 1 du composant électronique selon l'invention.

10 Dans la description suivante, toutes les parties du composant électronique qui sont bien connues d'un homme du métier dans ce domaine technique, ne seront pas expliquées en détail.

Le composant électronique 1 est représenté de manière simplifiée aux figures 1 et 2. Il comprend un élément résonateur 5 monté dans un premier logement 8 d'un boîtier de forme parallélépipédique. Le boîtier comprend une partie principale 2 avec
15 une paroi latérale de forme annulaire 3 et une base 20, et un couvercle 4 fixé sur un épaulement d'un rebord 7 de la paroi latérale 3 pour fermer hermétiquement sous vide le logement 8 de la partie principale. Ce boîtier peut être par exemple de 5 mm de long, 3,2 mm de large et 1,08 mm de haut.

20 Il est à noter que le rebord 7 définit une partie supérieure de la paroi latérale 3 avec un épaulement sur lequel est fixé le couvercle 4.

La paroi latérale 3, ainsi que la base 20 de la partie principale 2 du boîtier sont de préférence réalisées en céramique selon une technique traditionnelle. Pour ce faire, plusieurs feuilles de céramique sont normalement ouvragées, empilées et fixées les unes sur les autres pour réaliser la base 20 et la paroi latérale 3 en dessus et en
25 dessous de la base.

Une partie du rebord 7 entoure intégralement le couvercle de forme rectangulaire de manière à le protéger de tous les chocs latéraux survenant sur le composant électronique. La hauteur de la partie du rebord 7, qui entoure le couvercle 4, est supérieure ou égale à l'épaisseur du couvercle une fois fixé sur ledit rebord. De
30 cette façon, aucune arête du couvercle n'est en saillie en dehors du boîtier.

Grâce à ce rebord 7 de la partie principale 2, le composant électronique peut être manipulé sans aucun risque. Un espace 22 sépare la surface latérale du couvercle 4 de la partie du rebord 7 qui l'entoure. L'espace peut être de dimension inférieure à l'épaisseur du couvercle. Cet espace 22 permet d'éviter de propager
35 directement au couvercle des chocs latéraux pouvant survenir contre ledit rebord, qui sont susceptibles d'endommager le couvercle.

Le couvercle 4 de forme rectangulaire peut être avantageusement un couvercle en verre, qui est obtenu simplement par rayage et cassage d'une plaque de verre traditionnelle. Comme le couvercle est protégé par une partie du rebord 7, il n'est plus nécessaire de travailler spécialement les bords et les angles du couvercle, ce qui réduit les coûts de fabrication d'un tel composant électronique.

Pour la fixation du couvercle 4 sur le rebord 7, une première couche annulaire de dorure 10 est déposée par évaporation, ou par une autre méthode, sur le côté intérieur du rebord 7, notamment sur l'épaule, et une seconde couche annulaire de dorure 11 est déposée par évaporation, ou par une autre méthode, à la périphérie d'une face intérieure du couvercle 4. Cette seconde couche annulaire 11 n'est pas représentée à la figure 1 de manière à ne pas surcharger le dessin. Une préforme annulaire 9 en alliage métallique est disposée entre les deux couches annulaires de dorure 10 et 11 afin de pouvoir souder le couvercle 4 sur l'épaule du rebord 7 en chauffant sous vide et pressant le couvercle 4 contre le rebord 7. Cette préforme est par exemple en alliage eutectique d'or et d'étain afin d'avoir une température de fusion supérieure à la température utilisée dans les procédés de montage subséquent du composant électronique 1.

L'élément résonateur 5, enfermé sous vide dans le logement 8 de la partie principale 2, est de préférence un résonateur piézo-électrique, qui comprend un diapason en quartz. Ce diapason en quartz classique est constitué de deux branches parallèles 5a et 5b pour vibrer en mode de flexion, qui sont maintenues à leur base par un pont 5c. Des couches de métallisation sont déposées sur chaque branche 5a et 5b et sur le pont 5c pour constituer deux groupes d'électrodes 6a et 6b afin de les soumettre à des champs électriques susceptibles de faire vibrer lesdites branches 5a et 5b. Le pont 5c est fixé dans un coin du logement 8 sur deux plots 12 venant de matière avec la base 20 et la paroi latérale 3 pour laisser un espace aux branches 5a et 5b pour vibrer dans le logement 8 entre la base 20 et le couvercle 4.

Pour plus de détails sur la réalisation ou le fonctionnement d'un tel résonateur, le lecteur se reportera à l'enseignement tiré des demandes de brevet européen EP 1 111 770 A1 et EP 1 303 042 A1.

L'ajustage ou le réglage du résonateur à quartz est réalisé classiquement sur le produit fini, c'est-à-dire quand le couvercle ferme hermétiquement sous vide le logement 8 du boîtier. Pour ce réglage, le couvercle 4 comprend au moins une portion transparente à une longueur d'onde déterminée d'un faisceau de lumière, tel qu'un faisceau laser. Ce couvercle peut être de préférence réalisé en verre comme décrit ci-devant, ou également en silicium qui est transparent aux longueurs d'ondes

supérieures à 1,3 μm . Le faisceau laser utilisé dans ce cas doit donc être d'une longueur d'onde égale ou supérieure à 1,3 μm .

Dans cette forme d'exécution présentée aux figures 1 et 2, le composant électronique 1 comprend encore un second logement 18 dans la partie principale 2, qui est délimité par la paroi latérale 3 et la base 20. Ce second logement 18 est disposé sur une face opposée de la base par rapport au logement 8 de l'élément résonateur 5. Un circuit intégré 15 ayant un étage oscillateur est fixé sur la base 20 dans ce second logement 18.

Plusieurs plages métalliques du circuit oscillateur 15, non représentées, sont reliées de manière connue par des fils métalliques 16 à des plages métalliques internes du boîtier. Ces plages métalliques internes du boîtier, non représentées, sont disposées sur un support annulaire 17 venant de matière avec la paroi latérale 3 et la base 20. Ces plages métalliques internes sont reliées par des pistes de connexion, non représentées, à des bornes de connexion externes 13 disposées sur deux côtés du composant électronique 1.

Le second logement 18 est rempli d'une résine 19 pour encapsuler le circuit intégré 15 afin de le protéger mécaniquement et de la lumière. De cette façon, le composant électronique 1 terminé est configuré comme un composant de type SMD (sigle de l'appellation anglaise « Surface Mounting Device ») afin de pouvoir être monté par exemple sur une plaque de circuit imprimé.

Le circuit oscillateur 15 est également relié au résonateur à quartz 5 à travers la base 20 par deux pistes de connexion 14 de manière à produire des signaux à une fréquence dépendant de l'ajustage du résonateur. Ces pistes de connexion peuvent être réalisées en tungstène-nickel-or.

Pour la génération de signaux basse fréquence, le résonateur à quartz 5 doit être enfermé sous vide dans le logement 8 afin de pouvoir être ajusté ou réglé sur le composant électronique terminé par un faisceau laser comme décrit ci-devant. Cependant, il peut subsister une pression résiduelle dans le logement 8 de l'ordre de 1 mbar. De ce fait, une couche de chrome ou de titane 21 peut être déposée par exemple sur une partie de la face intérieure du couvercle 4 en tant que matériau du type getter. Cette couche de chrome ou de titane 21 peut servir de pompe à vide lorsqu'elle est activée notamment par un faisceau laser à travers le couvercle 4.

En activant cette couche 21 par faisceau laser, des particules de chrome ou de titane évaporées peuvent se déposer sur le résonateur et ainsi abaisser la fréquence d'oscillations. Par la suite, il est possible d'augmenter la fréquence du résonateur à ajuster en agissant directement sur les électrodes du résonateur.

Il est à noter que cette couche de chrome ou de titane 21 peut être déposée sur toute la face intérieure du couvercle 4 servant de couche d'accrochage pour la couche de dorure 11. De plus, la couche de chrome ou de titane peut être également placée à un autre endroit du logement 8, par exemple sur la base 20 ou sur le résonateur 5 pour autant qu'il soit possible de l'activer par un faisceau laser à travers le couvercle 4 du composant.

A partir de la description qui vient d'être faite de multiples variantes de réalisation du composant électronique peuvent être conçues par l'homme du métier sans sortir du cadre de l'invention définie par les revendications. Le composant électronique peut ne comprendre que l'élément résonateur.

Il peut être envisagé également de monter le circuit oscillateur dans le même logement que le résonateur à quartz. Ce circuit oscillateur peut comprendre également une fonction d'horloge à temps réel (RTC) ou d'autres fonctions.

Il peut être envisagé également de monter l'élément résonateur dans des boîtiers dont la partie principale peut être réalisée en métal ou en verre, comme cela a déjà été proposé pour des résonateurs à diapason classiques. Dans ce cas, il peut être prévu que la partie du rebord n'entoure que partiellement la surface latérale du couvercle par exemple les quatre coins du couvercle.

L'ajustage de l'élément résonateur peut être réalisé avant la fixation du couvercle sur le rebord de la paroi latérale du boîtier. Finalement, le logement comprenant l'élément résonateur peut ne pas comprendre de matériau du type getter.

REVENDEICATIONS

1. Composant électronique (1) comprenant au moins un élément résonateur (5) disposé dans un logement (8) d'un boîtier, qui comprend une partie principale (2) avec une base (20) et au moins une paroi latérale (3) de forme annulaire, et un couvercle (4) fixé sur la partie principale pour fermer hermétiquement le logement du boîtier, au moins une portion du couvercle étant transparente à une longueur d'onde déterminée d'un faisceau de lumière pour permettre un réglage optique de l'élément résonateur, caractérisé en ce que le couvercle (4) est fixé sur un rebord (7) de la paroi latérale (3) de la partie principale, qui est réalisée en matériau dur, tel qu'en céramique, de manière qu'une partie du rebord entoure au moins certaines portions de la surface latérale du couvercle (4) pour assurer une protection du composant électronique contre des chocs latéraux.

2. Composant électronique (1) selon la revendication 1, caractérisé en ce que la hauteur de la partie du rebord (7) entourant la surface latérale du couvercle (4) est plus grande ou égale à l'épaisseur du couvercle fixé sur le rebord, et en ce que la partie du rebord entoure intégralement la surface latérale du couvercle.

3. Composant électronique (1) selon la revendication 1, caractérisé en ce que le couvercle transparent (4) est un couvercle en verre.

4. Composant électronique (1) selon la revendication 1, caractérisé en ce que le rebord (7) de la partie principale (2) du boîtier recevant le couvercle comprend une première couche annulaire de dorure (10), en ce que la périphérie d'une face intérieure du couvercle comprend une seconde couche annulaire de dorure (11), et en ce que le couvercle (4) est soudé sur le rebord à l'aide d'une préforme (9) en alliage métallique disposée entre les deux couches annulaires de dorure, l'alliage métallique pouvant être composé d'étain et d'or.

5. Composant électronique (1) selon l'une des revendications 1 à 4, caractérisé en ce qu'il comprend un espace (22) entre la surface latérale du couvercle (4) et la partie du rebord (7) entourant le couvercle, l'espace étant sensiblement de dimension inférieure à l'épaisseur du couvercle.

6. Composant électronique (1) selon la revendication 1, dans lequel le logement (8) de la partie principale (2) du boîtier, qui comprend l'élément résonateur (5), est fermé sous vide, caractérisé en ce que l'élément résonateur est un résonateur à quartz pouvant être réglé par un faisceau laser à travers la portion transparente du couvercle (4), ledit résonateur à quartz étant en forme de diapason avec deux branches parallèles (5a, 5b) reliées entre elles par un pont (5c) et portant des électrodes (6a, 6b) pour les faire vibrer, et en ce que la partie principale du boîtier

comprend au moins un plot (12) solidaire de la base (20) sur lequel est fixé le diapason, lesdites électrodes étant reliées électriquement à travers la partie principale du boîtier à des bornes externes de connexion (13).

7. Composant électronique (1) selon la revendication 1, caractérisé en ce qu'il comprend un circuit oscillateur (15) connecté électriquement à l'élément résonateur (5).

8. Composant électronique (1) selon la revendication 7, caractérisé en ce que le circuit oscillateur (15) est disposé dans un second logement (18) de la partie principale (2), qui est délimité par la paroi latérale (3) et la base (20), le second logement étant disposé sur une face opposée de la base par rapport au logement (8) de l'élément résonateur (5), en ce que ledit circuit oscillateur, qui est encapsulé dans le second logement par une résine (19), est connecté électriquement à des bornes externes de connexion (13) du composant électronique, et en ce que la base de la partie principale du boîtier comprend des pistes de connexion électrique (14) pour relier électriquement le circuit oscillateur et l'élément résonateur.

9. Composant électronique (1) selon la revendication 1, caractérisé en ce qu'un matériau du type getter est disposé dans le logement (8) de l'élément résonateur (5) pour servir de pompe à vide lorsqu'il est activé.

10. Composant électronique (1) selon la revendication 9, caractérisé en ce que le matériau du type getter est une couche de titane ou de chrome (21) évaporée dans le logement (8) de l'élément résonateur, de préférence sur une partie de la face intérieure du couvercle (4), et en ce que cette couche de titane ou de chrome est susceptible d'être activée au moyen d'un faisceau laser à travers la portion transparente du couvercle (4) pour servir de pompe à vide et abaisser la fréquence d'oscillations de l'élément résonateur.

11. Procédé de fabrication d'un composant électronique selon l'une des revendications précédentes, le procédé comprenant une première série d'étapes consistant à réaliser la partie principale du boîtier par un empilement et une fixation de feuilles en matériau dur, tel qu'en céramique, ouvragées pour définir une base et au moins une paroi latérale, et à monter un élément résonateur dans un logement du boîtier, caractérisé en ce que le procédé comprend une seconde série d'étapes consistant à poser le couvercle sur le rebord de la partie principale, dont une partie entoure la surface latérale du couvercle, ledit couvercle étant positionné sur le rebord par la partie du rebord entourant la surface latérale du couvercle, et à fixer le couvercle sur le rebord en chauffant des couches métalliques disposées sur le rebord et le couvercle.

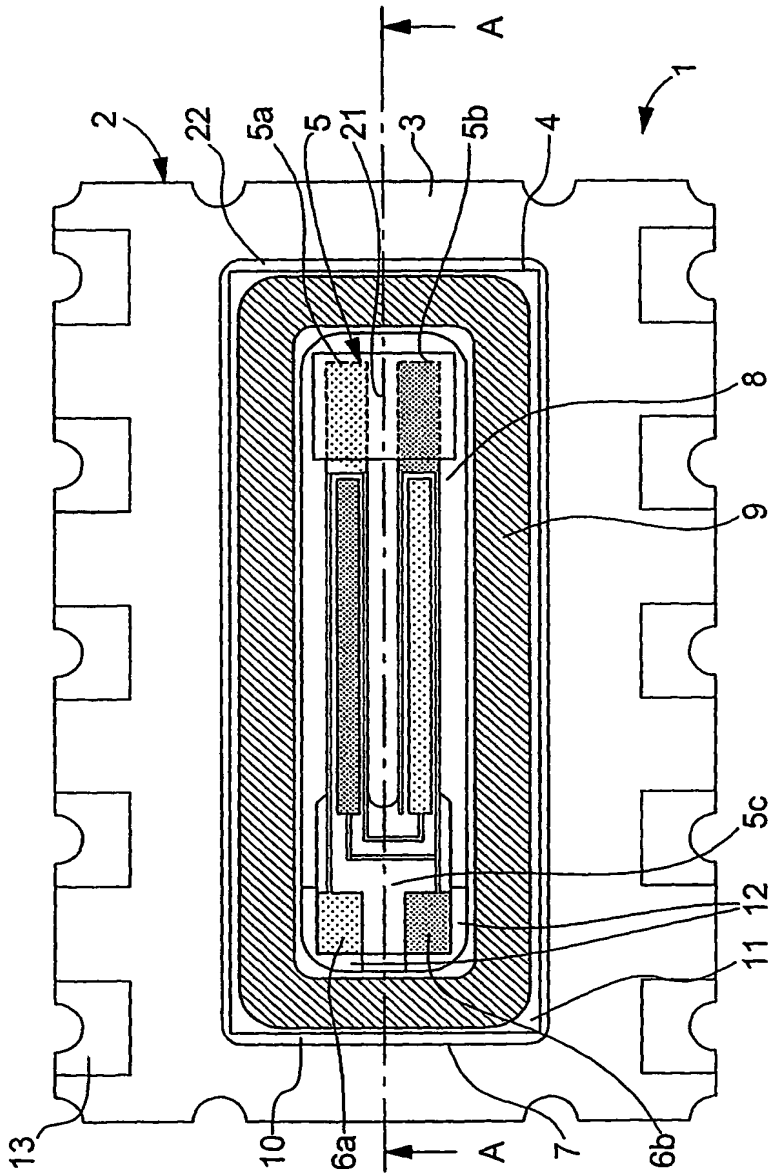


Fig. 1

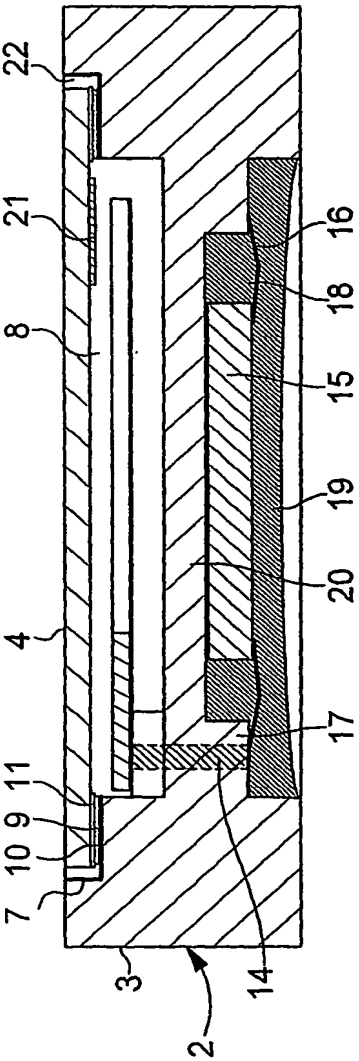


Fig. 2

INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP2004/012949

A. CLASSIFICATION OF SUBJECT MATTER
 IPC 7 H03H9/10 H03H3/04

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H03H

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, PAJ, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

| Category * | Citation of document, with indication, where appropriate, of the relevant passages | Relevant to claim No. |
|------------|---|-----------------------|
| Y | US 3 766 616 A (STAUDTE J) 23 October 1973 (1973-10-23) figure 5 column 1, lines 15,16,25 column 2, lines 10-14,23,31,40 column 4, lines 23,25 column 5, lines 31-42 column 7, lines 52-65 | 1-8 |
| Y | US 4 191 905 A (KIZAKI SIGERU ET AL) 4 March 1980 (1980-03-04) figure 4 abstract column 2, lines 27,28 column 4, lines 9-14,38-53,58-62 | 1-8 |
| | -/- | |



Further documents are listed in the continuation of box C.



Patent family members are listed in annex.

* Special categories of cited documents:

A document defining the general state of the art which is not considered to be of particular relevance

E earlier document but published on or after the international filing date

L document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

O document referring to an oral disclosure, use, exhibition or other means

P document published prior to the international filing date but later than the priority date claimed

T later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

X document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

Y document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

Z document member of the same patent family

Date of the actual completion of the international search

22 April 2005

Date of mailing of the international search report

29/04/2005

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
 NL - 2280 HV Rijswijk
 Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
 Fax (+31-70) 340-3016

Authorized officer

Plathner, B-D

INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP2004/012949

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

| Category * | Citation of document, with Indication, where appropriate, of the relevant passages | Relevant to claim No. |
|------------|--|-----------------------|
| A | PATENT ABSTRACTS OF JAPAN vol. 1999, no. 10, 31 August 1999 (1999-08-31) & JP 11 145769 A (SUMITOMO METAL SMI ELECTRON DEVICES INC), 28 May 1999 (1999-05-28) abstract | 1-8 |
| A | US 2002/113523 A1 (ENDO HIDEO) 22 August 2002 (2002-08-22) figure 3 abstract | 1-8 |

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/EP2004/012949

| Patent document cited in search report | | Publication date | Patent family member(s) | Publication date |
|---|----|---------------------|----------------------------|---------------------|
| US 3766616 | A | 23-10-1973 | US 3969640 A | 13-07-1976 |
| | | | CH 566675 A5 | 15-09-1975 |
| | | | CH 588733 B5 | 15-06-1977 |
| | | | CH 1091873 A | 15-09-1976 |
| | | | DE 2313574 A1 | 04-10-1973 |
| | | | FR 2176946 A1 | 02-11-1973 |
| | | | GB 1381996 A | 29-01-1975 |
| | | | JP 923229 C | 22-09-1978 |
| | | | JP 49008212 A | 24-01-1974 |
| | | | JP 52047982 B | 06-12-1977 |
| US 4191905 | A | 04-03-1980 | JP 54006492 A | 18-01-1979 |
| | | | JP 54009595 A | 24-01-1979 |
| | | | JP 54052490 A | 25-04-1979 |
| | | | JP 54054594 A | 28-04-1979 |
| | | | GB 1602008 A | 04-11-1981 |
| JP 11145769 | A | 28-05-1999 | NONE | |
| US 2002113523 | A1 | 22-08-2002 | JP 2002319838 A | 31-10-2002 |
| | | | CN 1371763 A | 02-10-2002 |

RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale No
PCT/EP2004/012949

A. CLASSEMENT DE L'OBJET DE LA DEMANDE
CIB 7 H03H9/10 H03H3/04

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)
CIB 7 H03H

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si réalisable, termes de recherche utilisés)

EPO-Internal, PAJ, WPI Data

C. DOCUMENTS CONSIDERES COMME PERTINENTS

| Catégorie * | Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents | no. des revendications visées |
|-------------|--|-------------------------------|
| Y | US 3 766 616 A (STAUDTE J) 23 octobre 1973 (1973-10-23) figure 5 colonne 1, ligne 15,16,25 colonne 2, ligne 10-14,23,31,40 colonne 4, ligne 23,25 colonne 5, ligne 31-42 colonne 7, ligne 52-65 | 1-8 |
| Y | US 4 191 905 A (KIZAKI SIGERU ET AL) 4 mars 1980 (1980-03-04) figure 4 abrégé colonne 2, ligne 27,28 colonne 4, ligne 9-14,38-53,58-62 -/-- | 1-8 |

☒ Voir la suite du cadre C pour la fin de la liste des documents

☒ Les documents de familles de brevets sont indiqués en annexe

* Catégories spéciales de documents cités:

- *A* document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- *E* document antérieur, mais publié à la date de dépôt international ou après cette date
- *L* document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- *O* document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- *P* document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

- *T* document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention
- *X* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément
- *Y* document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier
- *&* document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

22 avril 2005

Date d'expédition du présent rapport de recherche internationale

29/04/2005

Nom et adresse postale de l'administration chargée de la recherche internationale
Office Européen des Brevets, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Fonctionnaire autorisé

Plathner, B-D

RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale No

PCT/EP2004/012949

C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS

| Catégorie | Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents | no. des revendications visées |
|-----------|--|-------------------------------|
| A | PATENT ABSTRACTS OF JAPAN vol. 1999, no. 10, 31 août 1999 (1999-08-31) & JP 11 145769 A (SUMITOMO METAL SMI ELECTRON DEVICES INC), 28 mai 1999 (1999-05-28) abrégé | 1-8 |
| A | US 2002/113523 A1 (ENDOH HIDEO) 22 août 2002 (2002-08-22) figure 3 abrégé | 1-8 |

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Demande internationale No

PCT/EP2004/012949

| Document brevet cité au rapport de recherche | | Date de publication | Membre(s) de la famille de brevet(s) | Date de publication |
|---|----|------------------------|---|------------------------|
| US 3766616 | A | 23-10-1973 | US 3969640 A | 13-07-1976 |
| | | | CH 566675 A5 | 15-09-1975 |
| | | | CH 588733 B5 | 15-06-1977 |
| | | | CH 1091873 A | 15-09-1976 |
| | | | DE 2313574 A1 | 04-10-1973 |
| | | | FR 2176946 A1 | 02-11-1973 |
| | | | GB 1381996 A | 29-01-1975 |
| | | | JP 923229 C | 22-09-1978 |
| | | | JP 49008212 A | 24-01-1974 |
| | | | JP 52047982 B | 06-12-1977 |
| US 4191905 | A | 04-03-1980 | JP 54006492 A | 18-01-1979 |
| | | | JP 54009595 A | 24-01-1979 |
| | | | JP 54052490 A | 25-04-1979 |
| | | | JP 54054594 A | 28-04-1979 |
| | | | GB 1602008 A | 04-11-1981 |
| JP 11145769 | A | 28-05-1999 | AUCUN | |
| US 2002113523 | A1 | 22-08-2002 | JP 2002319838 A | 31-10-2002 |
| | | | CN 1371763 A | 02-10-2002 |